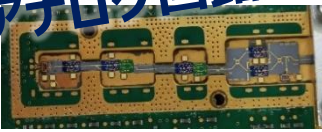


無線回路 プラットフォーム

当社の持つ豊富なアナログ回路/デジタル回路プラットフォームを元に
最適解を提供いたします。


モバイルテクノプラットフォーム群

アナログ回路



幅広い周波数の設計が可能
0 ~ 300GHz

デジタル回路



制御ロジック回路
高速信号処理

X =

最適解

短納期 ↓ コストダウン

ECO 小型化 ↑ 高機能

<メリット>

- 👑 無線開発の上流から製造までご提供
- 👑 開発メリット：設計期間短縮/設計費削減
- 👑 製品メリット：低消費化/小型化/コストダウン



FPGAアーキテクチャ

当社の保有するコアアーキテクチャを元に
多様化するニーズに合わせた実装が可能です。

コアアーキテクチャ群

3GPP	IEEE
ITU	ETSI
MODEM	MIMO
高速信号処理	誤訂正
歪補償	ノイズキャンセル
デジタルFIL	etc.

ノウハウ 実装技術

カスタマイズ技術
シミュレーション技術

in FPGA

メリット

付加価値 ↑ ↑ ↑

オンリーワン 高機能

<メリット>

- 👑 多数のコアアーキテクチャを保有
- 👑 様々な無線規格に精通
- 👑 オンリーワンで競争力アップ、他社との差別化をご提供

! Note !
アナログ回路を熟知した当社が作る
FPGAは一味違います