

# ～LDPC符号のトータルソリューション～ LDPC Encoder/Decoder IP

システム設計／計算機シミュレーション評価からIPマクロまで、LDPC符号のトータルソリューションをご提供いたします！

## LDPC(Low Density Parity Check)符号

LDPC符号は、シャノン限界に極めて近い誤り訂正能力を持ち、且つ並列処理により復号処理の高速化が可能な誤り訂正符号です。

## モバイルテクノのLDPC符号トータルソリューションの特徴

標準規格LDPC符号、及びお客様独自のLDPC符号に対応したEncoder/Decoderを、要求性能(回路規模／スループット)に応じた最適な構成のIPでご提供すると共に、最大限の性能を引き出すための周辺モジュールの設計とサポートも行います。

## 標準規格 IP

- 3GPP 5G NR(New Radio) LDPC Encoder/Decoder IP **NEW!!**
- 10G Ethernet(IEEE802.3an) LDPC Encoder/Decoder IP **NEW!!**
- 超高精細度テレビジョン放送番組素材伝送規格(ARIB STD-B71) LDPC/BCH Encoder/Decoder IP **NEW!!**
- Wi-Fi(IEEE802.11n/ac/ad) LDPC Encoder/Decoder IP
- WiMax(IEEE802.16e) LDPC Encoder/Decoder IP

## ターゲットデバイス

FPGA (XilinX, Intel(Altera)), ASIC



LEADING WIRELESS INTERNET AGE

株式会社 **モバイルテクノ**



〒220-0012 神奈川県横浜市西区みなとみらい4-4-5 横浜アイマークプレイス8階

URL: <http://www.fujitsu.com/jp/mtc/> E-mail: [mtc-info@cs.jp.fujitsu.com](mailto:mtc-info@cs.jp.fujitsu.com)