

附件

USB3.0 - SATA 桥接芯片 MB86C30A 的主要规范

		MB86C30A
USB	标准	通用串行总线规范 3.0, 1.0 版本 通用串行总线规范, 2.0 版本
	位速率	5Gbps (超速) / 480Mbps (高速)
	器件类别	Mass Storage Class Bulk-Only Transport, 1.0 版本
SATA	标准	串行 ATA 规范 2.6 版本
	位速率	3Gbps (Gen2i) / 1.5Gbps (Gen1i)
	ATA/ATAPI 器件	HDD/SSD/Blu-ray/DVD/CD
加密硬件	运算	AES
	模式	CBC / XTS
	模块容量	128 位
	密钥长度	128 位/256 位 (CBC 模式) 128 位+128 位/256 位+256 位 (XTS 模式)
	吞吐量	200MB/s (CBC 模式, 128 位) 150MB/s (CBC 模式, 256 位) 300MB/s (XTS 模式, 128 位+128 位) 270MB/s (XTS 模式, 256 位+256 位)
MPU	内核	ARM7TDMI-S™
	最大工作频率	75MHz
	RAM 容量	64KB
封装		LQFP 64 pin 7mm x 7mm (0.4mm 间距)
处理技术		65nm CMOS

*CBC (密码段链接):

一种适合加密模块数据的 AES 模式。

*XTS (带调整和密文窃取的 XEX 加密模式):

IEEE1619 采用的一种 AES 模式 (块导向存储器件上的数据密码保护标准), 适用于加密模块数据

ARM7TDMI-S 是 ARM 公司在 EU 及其他国家的注册商标。文中提及的其它公司名称和产品名称是其所有者的商标或者注册商标。该新闻稿中的信息在发布时是准确无误的, 可能随时发生变化, 恕不另行通知。